This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 09129925 A

(43) Date of publication of application: 16.05.97

(51) Int. CI

H01L 33/00

H01L 21/20

H01L 21/203

H01L 21/205

H01S 3/18

(21) Application number: 07308251

(22) Date of filing: 31.10.95

(71) Applicant:

TOYODA GOSEI CO

LTDAKASAKI ISAMU AMANO

HIROSHI

(72) Inventor:

YAMAZAKI SHIRO NAGAI SEIJI KOIKE MASAYOSHI AKASAKI ISAMU AMANO HIROSHI

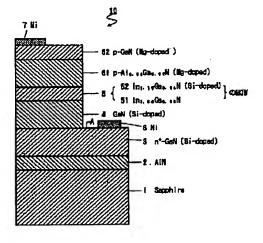
(54) III GROUP NITRIDE SEMICONDUCTOR ELEMENT

(57) Abstract:

PROBLEM TO BE SOLVED: To improve the performance and production rate of an element made of a III group nitride semiconductor.

SOLUTION: A semiconductor element comprises a substrate 1, buffer layer 2 formed on the substrate 1, III group nitride semiconductor-made base layer 3 formed on the layer 2, and III group nitride semiconductor element layers 4, 5, 61, 62 formed on the base layer 3. The layer 3 is formed by the metal organic compd. vapor phase epitaxial growth method and the layer 4, 5, 61, 62 are formed by the molecular beam epitaxial growth method.

COPYRIGHT: (C)1997,JPO



(19) 日本国特許庁 (JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平9-129925

(43)公開日 平成9年(1997)5月16日

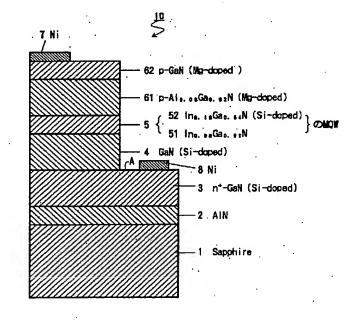
(51) Int. Cl. ⁶ HO1L 33/00 21/20	識別記号	庁内整理番号	F I HOIL 33/00 21/20		技術表示箇所 C			
21/203 21/205 H01S 3/18			21/20 21/20 HOIS 3/18 審査請求)5 }	M 請求項の数 6	F D	(全5頁)	
(21) 出願番号	特願平7-308251 平成7年(1995)10月31日		(71)出願人	(71)出願人 000241463 豊田合成株式会社 愛知県西春日井郡春日町大字落合字長畑1				
			番地 (71)出願人 591014949 赤崎 勇 愛知県名古屋市西区浄心1丁目1番38-80					
			(71)出願人	59101495 天野 浩 愛知県名	_		丁目104	
			(74)代理人	弁理士	藤谷 修	最	終頁に続く	

(54) 【発明の名称】 3 族窒化物半導体素子

(57)【要約】

【課題】 3 族窒化物半導体を用いた素子を高性能化し製造速度を向上させる。

【解決手段】基板1と基板1上に形成されたバッファ層2とそのバッファ層2上に形成された3族窒化物半導体から成る基底層3とその基底層3上に形成された3族窒化物半導体から成る素子層4,5,61,62とを有する半導体素子10において、基底層3を有機金属化合物気相成長法(MOVPE)により形成し、素子層4,5,61,62を分子線エピタキー法(MBE)により形成した。



2

【特許請求の範囲】

【請求項1】基板と基板上に形成されたバッファ層とそのバッファ層上に形成された3族窒化物半導体から成る 基底層とその基底層上に形成された3族窒化物半導体から成る素子層とを有する半導体素子において、

前記基底層は有機金属化合物気相成長法(MOVPE) により 形成された層であり、

前記素子層は分子線エピタキー法(MBE) により形成された層であることを特徴とする3族窒化物半導体素子。

【請求項2】前記基底層は2μm以上の厚さに形成され 10 ていることを特徴とする請求項1に記載の3族窒化物半 導体素子。

【請求項3】前記基底層はGaNから成り前記素子層は3族窒化物半導体から成る少なくともp層とn層とを有した発光素子を形成していることを特徴とする請求項2に記載の3族窒化物半導体素子。

【請求項4】前記素子層はp層とn層とその間に介在する量子井戸構造の発光層とから成ることを特徴とする請求項2に記載の3族窒化物半導体素子。

【請求項5】前記基板はサファイア基板であることを特 20 徴とする請求項3に記載の3族窒化物半導体素子。

【請求項6】前記バッファ層はAIN であるあることを特 徴とする請求項3に記載の3族窒化物半導体素子。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、結晶性の良い素子 層を高い成長速度で得るようにした半導体素子に関す る。

[0002]

【従来技術】従来、サファイア基板上にバッファ層を形 30 成して、そのバッファ層上にGaN から成る基底層を厚さ 2~3 μmに形成し、その基底層上にAlGaInN から成る ヘテロ接合の発光層を形成した発光素子が知られている。この発光素子の各層の形成は有機金属化合物気相成 長法(MOVPE) により形成されている。

[0003]

【発明が解決しようとする課題】一方、薄膜の成長方法に膜厚の制御性の良い分子線エピタキー法(MBE) が知られている。本発明者らは、上記構造の発光素子を分子線エピタキー法(MBE) で形成した。しかし、基底層の厚さ 40は2~3μm必要であり、この厚さの基底層をMBE で成長させるには長時間要した。又、素子の製造速度を向上させるためには、この厚さの基底層の成長速度を速くする必要があるが、その成長速度を速くすると、基底層の結晶性が低下し、従って、基底層の上に形成される発光層の結晶性も低下した。その結果、発光輝度の高い素子は得られなかった。

【0004】本発明は上記課題を解決するために成されたものであり、その目的は、性能の高い素子を高速で得られるようにすることである。

[0005]

【課題を解決するための手段】本発明は、基底層を有機 金属化合物気相成長法(MOVPE) により形成し、素子層を 分子線エピタキー法(MBE) により形成したことを特徴と する。このことにより、基底層を結晶性良く高速度で形成することができる。その結果、結晶性の高い基底層の上に形成される素子層の結晶性も高くなり、その成膜が MBE で行われるために膜厚の制御性も高くなり、高性能の素子を高速度で得ることができる。

【0006】又、請求項2の発明は基底層を厚さ2μm 以上に形成したものであるので、基底層及びその上に形 成される素子層の結晶性を良くすることができる。さら に、請求項3、4、5、6の発明により、発光出力の高 い発光ダイオード、レーザを得ることができる。

[0007]

【発明の実施の形態】

第1 実施例

図1において、発光ダイオード10は、サファイア基板 1を有しており、そのサファイア基板 1 上に500 ÅのAl N のパッファ層2が形成されている。そのパッファ層2 の上には、順に、膜厚約2.0 μm、電子濃度2 ×10¹⁴/c m'のシリコンドープGaN から成る高キャリア濃度n'層 3、膜厚0.10μm、電子濃度 2×10¹⁸/cm³のシリコンド ープのGaN から成るn層4、全膜厚約0.07μmのInGaN の多重量子井戸から成る発光層 5、膜厚約0.2 μm、ホ ール濃度5 ×10¹⁷/cm³、濃度1 ×10²⁰/cm³にマグネシウ ムがドープされたAlana Gan an N から成る p 層 6 1、 膜 厚約0.2 μm、ホール濃度 7×10¹⁷/cm³、マグネシウム 濃度 2×10¹⁰/cm³のマグネシウムドープのGaN から成る コンタクト層62が形成されている。そして、コンタク ト層62上にはその層62に接合するNiから成る電極7 が形成されている。さらに、高キャリア濃度 n⁺ 層3の 表面の一部は露出しており、その露出部上にその層3に 接合するNiから成る電極8が形成されている。尚、n' 層3は基底層であり、n層4、発光層5、p層61、コ ンタクト層62が素子として機能する素子層である。

【0008】次に、この構造の発光ダイオード10の製造方法について説明する。上記発光ダイオード10のバッファ層2と高キャリア濃度 n^+ 層3とは、有機金属化合物気相成長法(以下「MOVPE」と記す)による気相成長により製造された。MOVPEで用いられたガスは、 NH_3 とキャリアガス H_2 又は N_2 とトリメチルガリウム(G_3 (CH_3) $_3$)(以下「TMG」と記す)とトリメチルアルミニウム(A1(CH_3) $_3$)(以下「TMA」と記す)とシラン(SiH_4)である。

【0009】まず、有機洗浄及び熱処理により洗浄した a面を主面とする厚さ100~400 μmの単結晶のサファ イア基板1をMOVPE 装置の反応室に載置されたサセプタ に装着する。次に、常圧でH₁を流速2 liter/分で反応室 に流しながら温度1100℃でサファイア基板1を気相エッ (3)

30

チングした。

【0010】次に、温度を 400℃まで低下させて、H. を 20 liter/分、NH、を10 liter/分、TMA を 1.8×10-6 モル/分で供給してAIN のバッファ層 2 が約 500 Å の厚 さに形成された。次に、サファイア基板1の温度を1000 ℃に保持し、H.を20 liter/分、NH、を10 liter/分、 TMG を 1.7×10⁻¹ル/分、H₂ガスにより0.86ppm に希釈 されたシランを20×10-1 mol/分で30分供給して、膜厚約 2 μm、電子濃度 2×10^{t 8}/cm³ のシリコンドープのGaN から成る高キャリア濃度n' 層3を形成した。

【0011】次に、上記の層の積層の完了した基板をMB E 装置内に取り付けた。サファイア基板1の温度を660 ℃に保持し、成長速度0.2 µm/h で、膜厚約0.1 µm、 濃度2×10¹⁸/cm²にシリコンが添加されたGaN から成る n層4を形成した。

【0012】その後、サファイア基板1の温度を660℃ に保持し、成長速度0.1 μm/h で、膜厚約10nmのln。。。 Gaoust Nから成るパリア層51を形成した。次に、サフ ァイア基板1の温度を同一に保持して、成長速度0.1 μ m/h で、膜厚約10nmのIn。... Gao... N から成るシリコン 20 る。 が 5×10¹ 1/cm³ の濃度に添加された井戸層 5 2を形成し た。このような手順の繰り返しにより、図2に示すよう に、バリア層51と井戸層52とを交互に、4層と3層 だけ積層した多重量子井戸構造で、全体の厚さ70nmの発 光層5を形成した。

【0013】続いて、温度を660℃に保持し、成長速度 0.2 μm/h で膜厚約0.2 μmのマグネシウム(Mg)ドープ のAlo.o. Gao.s. N から成るp層61を形成した。p層6 1のマグネシウムの濃度は 5×10¹⁰/cm³であり、ホール 濃度は 2×10¹ /cm³ である。

【0014】続いて、温度を660℃に保持し、成長速度 0.2 μm/h 膜厚約0.2 μmのマグネシウム(Mg)ドープの GaN から成るコンタクト層62を形成した。コンタクト 層62のマグネシウムの濃度は5×10¹¹/cm¹であり、ホ ール濃度は 3×10¹ ³/cm³ である。

【0015】このようにして、図2に示す断面構造のウ エハが得られた。次に、図3に示すように、コンタクト 層62の上に、スパッタリングによりSiO₂層9を2000Å の厚さに形成し、そのSiOA層9上にフォトレジスト10 を塗布した。そして、フォトリソグラフにより、図3に 40 示すように、コンタクト層62上において、高キャリア 濃度n'層3に対する電極形成部位A'のフォトレジス ト10を除去した。次に、図4に示すように、フォトレ ジスト10によって覆われていないSiO. 層9をフッ化水 素酸系エッチング液で除去した。

【0016】次に、フォトレジスト10及びSio,層9に よって覆われていない部位のコンタクト層62、p層6 1、発光層5、n層4を、真空度0.04Torr、髙周波電力 0.44W/cm 、BCl, ガスを10 ml/分の割合で供給しドライ エッチングした後、Arでドライエッチングした。このエ 50 せることができる。この場合も発光層 5 の各層は、n

程で、図5に示すように、髙キャリア濃度n'層3に対 する電極取出しのための孔Aが形成された。

【0017】次に、試料の上全面に、一様にNiを蒸着 し、フォトレジストの塗布、フォトリソグラフィ工程、 エッチング工程を経て、図1に示すように、高キャリア 濃度n'層3及びコンタクト層62に対する電極8,7 を形成した。その後、上記の如く処理されたウエハを各 チップに切断して、発光ダイオードチップを得た。

【0018】このようにして得られた発光素子は、駆動 10 電流20mAで、発光ピーク波長 405nm、発光強度2mWで あった。この発光効率は3%であった。上記の構成と同 ー構成の発光ダイオードの全ての層をMBE で形成した場 合に比べて発光出力は10°倍に大きくなった。

【0019】このように本願発明では、結晶性が高く厚 く形成する必要のある基底層をMOVPE 法で高速に形成 し、膜厚の制御が要求される素子層はMBE 法で形成した ことを特徴とする。よって、結晶性の高い基底層が高速 で得られることから、その上の素子層の結晶性を低下さ せることなく素子の製造速度を向上させることができ

【0020】尚、上記実施例では、n層4にGaN を用い ているが、n伝導型のAlGaN を用いても良い。さらに、 p層61はなくても良い。又、発光層5の多重量子井戸 構造の周期は任意であり、又、単量子井戸構造でも良 い。井戸層、パリア層にはInGaN を用いたがIn, Ga, Al 1-1-1, N (0≤x≤1, 0≤y≤1, 0≤x+y≤1)等の3族窒化物 半導体を用いても良い。さらに、井戸層にシリコンを添 加したが、他のドナー不純物でも良く、無添加でも良 11

【0021】又、図6に示すように、バリア層513は 無添加で、井戸層523にのみドナー不純物 (例えば、 シリコン)とアクセプタ不純物(例えば、亜鉛)を添加 しても良い。又、図7に示すように、パリア層510は 無添加で、井戸層520について、ドナー不純物(例え ば、シリコン)とアクセプタ不純物(例えば、亜鉛)を 交互に添加しても良い。さらに、図8に示すように、井 戸層521にドナー不純物(例えば、シリコン)を添加 し、バリア層511にアクセプタ不純物(例えば、亜 鉛)を添加しても良いし、逆に、井戸層521にアクセ プタ不純物を添加し、バリア層511にドナー不純物を 添加しても良い。これらの不純物分布に関する特徴は、 発光波長を変化させることができる。井戸層、バリア層 は、n型でもp型でも半絶縁性でも良い。

【0022】又、発光層5は、各層を厚くして量子井戸 構造にはならない多重層としても良い。この場合も同様 に、図6~図7の構造が考えられる。この場合、不純物 の分布のみに注目しているので、層513と層523、 層510と層520、層511と層521を同一組成比 としても良い。上記の不純物分布は、発光波長を変化さ

型、p型、半絶縁性であっても良い。

【0023】さらに、発光層5は図9に示すように単層 にしても良い。上記実施例では、サファイア基板を用い たがSiC、MgAl, O、等を用いることができる。又、バッ ファ層にはAlN を用いたがAlGaN 、GaN 、InAlGaN 等を 用いることができる。さらに、基底層にはGaN を用いて いるが、In. Ga, Al, . . . , N等の3族窒化物半導体を用いる ことができる。同様に、素子層にも任意組成比のIn, Ga, Al,...,N 等の3族窒化物半導体を用いることができ る。MBEで成長させるとき熱処理なしにp型化できる 10 成図。 が、成長後に熱処理を加えても良い。

【0024】又、本発明は発光ダイオードの他、背色や 紫外領域のレーザダイオード、光検出素子、その他の機 能素子に応用することができる。

【図面の簡単な説明】

【図1】本発明の具体的な第1実施例に係る発光ダイオ ードの構成を示した構成図。

【図2】同実施例の発光ダイオードの製造工程を示した 断面図。

【図3】同実施例の発光ダイオードの製造工程を示した 20 7,8…電極

断面図。

【図4】同実施例の発光ダイオードの製造工程を示した

【図5】同実施例の発光ダイオードの製造工程を示した 断面図。

【図6】発光層の他の構造を示した断面図。

【図7】発光層の他の構造を示した断面図。

【図8】発光層の他の構造を示した断面図。

【図9】他の実施例の発光ダイオードの構成を示した構

【符号の説明】

10…発光ダイオード

1…サファイア基板

2…バッファ層

3…高キャリア濃度n'層

4…n層

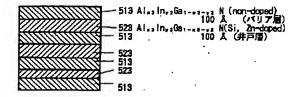
5 …発光層

61…p層

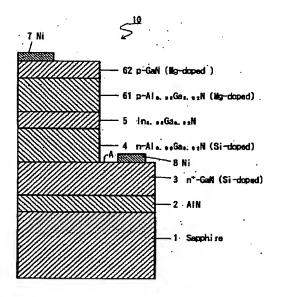
62…コンタトク層

【図1】 【図2】 【図3】 50 (NOW層) 62 p-GaN (Mg-doped) 3 周期 p-Air, a Gas, a N (Ma-doped) **CONTON** GaN (Si-doped) 3 n+-GaN (Si-doped) [図4] 【図7】 1 Sapphire Zn 【図5】

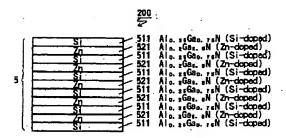
[図6]



【図9】



[図8]



フロントページの続き

(72)発明者 山崎 史郎

愛知県西春日井郡春日町大字落合字長畑 1 番地 豊田合成株式会社内

(72)発明者 永井 誠二

愛知県西春日井郡春日町大字落合字長畑 1 番地 豊田合成株式会社内 (72)発明者 小池 正好

愛知県西春日井郡春日町大字落合字長畑1

番地 豊田合成株式会社内

(72) 発明者 赤崎 勇

愛知県名古屋市西区浄心1丁目1番38-

805

(72) 発明者 天野 浩

愛知県名古屋市名東区山の手2丁目104

宝マンション山の手508号